

ВОСЬМИРАЗРЯДНЫЙ ШИННЫЙ ФОРМИРОВАТЕЛЬ ВЫХОДНЫХ УРОВНЕЙ (ФУНКЦИОНАЛЬНЫЙ АНАЛОГ SN74LVC8T245, 5572ИН2А(Б)У)

ОСНОВНЫЕ ХАРАКТЕРИСТИКИ

Микросхема предназначена для сопряжения интерфейсных шин, имеющих разные уровни питающих напряжений.

Выходное напряжение высокого уровня портов А и В, В

- $U_{CC} = 1,65 - 1,95 \text{ В}$ не менее 1,2
- $U_{CC} = 2,25 - 2,75 \text{ В}$ не менее 1,9
- $U_{CC} = 3,0 - 3,6 \text{ В}$ не менее 2,4
- $U_{CC} = 4,5 - 5,5 \text{ В}$ не менее 3,8

Выходное напряжение низкого уровня портов А и В, В

- $U_{CC} = 1,65 - 1,95 \text{ В}$ не более 0,45
- $U_{CC} = 2,25 - 2,75 \text{ В}$ не более 0,4
- $U_{CC} = 3,0 - 3,6 \text{ В}$ не более 0,55
- $U_{CC} = 4,5 - 5,5 \text{ В}$ не более 0,55

Выходной ток высокого уровня портов А и В, мА

- $U_{CC} = 1,65 - 1,95 \text{ В}$ не менее -4
- $U_{CC} = 2,25 - 2,75 \text{ В}$ не менее -8
- $U_{CC} = 3,0 - 3,6 \text{ В}$ не менее -16
- $U_{CC} = 4,5 - 5,5 \text{ В}$ не менее -24

Выходной ток низкого уровня портов А и В, мА

- $U_{CC} = 1,65 - 1,95 \text{ В}$ не более 4
- $U_{CC} = 2,25 - 2,75 \text{ В}$ не более 8
- $U_{CC} = 3,0 - 3,6 \text{ В}$ не более 16
- $U_{CC} = 4,5 - 5,5 \text{ В}$ не более 24

Время распространения входного сигнала порта А или В, нс

- $U_{CC1} = 1,65 - 1,95 \text{ В}, U_{CC0} = 1,65 - 5,5 \text{ В}$ не более 45
- $U_{CC1} = 2,25 - 2,75 \text{ В}, U_{CC0} = 1,65 - 5,5 \text{ В}$ не более 40
- $U_{CC1} = 3,0 - 3,6 \text{ В}, U_{CC0} = 1,65 - 5,5 \text{ В}$ не более 35
- $U_{CC1} = 4,5 - 5,5 \text{ В}, U_{CC0} = 1,65 - 5,5 \text{ В}$ не более 30

Время распространения входного сигнала по сигналу OE, нс

- $U_{CC1} = 1,65 - 1,95 \text{ В}, U_{CC0} = 1,65 - 5,5 \text{ В}$ не более 50
- $U_{CC1} = 2,25 - 2,75 \text{ В}, U_{CC0} = 1,65 - 5,5 \text{ В}$ не более 45
- $U_{CC1} = 3,0 - 3,6 \text{ В}, U_{CC0} = 1,65 - 5,5 \text{ В}$ не более 40
- $U_{CC1} = 4,5 - 5,5 \text{ В}, U_{CC0} = 1,65 - 5,5 \text{ В}$ не более 35

Напряжение питания, Вот 1,65 до 5,5

Температурный диапазон, °С.....от -60 до +125

Тип корпуса Н06.24-1В

Технологический процесс КМОП

НАЗНАЧЕНИЕ ВЫВОДОВ

Обозначение	Назначение выводов
A1 – A8	Входы/выходы порта А
B1 – B8	Входы/выходы порта В
DIR	Вход сигнала управления направлением распространения сигнала
\overline{OE}	Вход сигнала разрешения работы портов

ТАБЛИЦА ФУНКЦИОНИРОВАНИЯ

Сигналы управления		Порты		Режим работы
\overline{OE}	DIR	порт А	порт В	
L	L	Выходные данные	Входные данные	Передача данных из порта В в порт А
L	H	Входные данные	Выходные данные	Передача данных из порта А в порт В
H	X	Z	Z	Выключен

СТРУКТУРНАЯ СХЕМА

